

INTERNATIONAL SEARCH REPORT

 International Application No
 PCT/FR2004/050473

 A. CLASSIFICATION OF SUBJECT MATTER
 IPC 7 G06F15/78 G06F15/80

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 G06F H03K

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 5 892 962 A (CLOUTIER ET AL) 6 April 1999 (1999-04-06) figures 1-3 column 2, line 55 - line 60 column 3, line 33 - line 56 column 6, line 35 - line 44	1
A	ALTERA: "FLEX 8000 Programmable Logic Device Family" 1 June 1999 (1999-06-01), ALTERA, ALTERA, XP002327467 Retrieved from the Internet: URL: http://web.archive.org/web/20010613050336/http://www.altera.com/literature/ds/dsf8k.pdf tables 1,6 figures 1,2,4,9 page 361 - page 363	1-18

☒ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

* Special categories of cited documents:

- *A* document defining the general state of the art which is not considered to be of particular relevance
- *E* earlier document but published on or after the international filing date
- *L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- *O* document referring to an oral disclosure, use, exhibition or other means
- *P* document published prior to the international filing date but later than the priority date claimed

- *T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- *X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- *G* document member of the same patent family

Date of the actual completion of the international search

9 May 2005

Date of mailing of the international search report

08/06/2005

Name and mailing address of the ISA

 European Patent Office, P.B. 5818 Patentlaan 2
 NL - 2280 HV Rijswijk
 Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
 Fax: (+31-70) 340-3016

Authorized officer

Bosch Vivancos, P

INTERNATIONAL SEARCH REPORT

Internat Application No
PCT/FR2004/050473

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	FUJII T ET AL: "A dynamically reconfigurable logic engine with a multi-context/multi-mode unified-cell architecture" SOLID-STATE CIRCUITS CONFERENCE, 1999. DIGEST OF TECHNICAL PAPERS. ISSCC. 1999 IEEE INTERNATIONAL SAN FRANCISCO, CA, USA 15-17 FEB. 1999, PISCATAWAY, NJ, USA, IEEE, US, 15 February 1999 (1999-02-15), pages 364-365, XP010329783 ISBN: 0-7803-5126-6 the whole document -----	1-18
A	SASSATELLI G ET AL: "Highly scalable dynamically reconfigurable systolic ring-architecture for DSP applications" PROCEEDINGS DESIGN, AUTOMATION AND TEST IN EUROPE, XX, XX, 4 March 2002 (2002-03-04), pages 553-558, XP002234644 the whole document -----	9-11
A	JOHN L K ET AL: "A DYNAMICALLY RECONFIGURABLE INTERCONNECT FOR ARRAY PROCESSORS" IEEE TRANSACTIONS ON VERY LARGE SCALE INTEGRATION (VLSI) SYSTEMS, IEEE INC. NEW YORK, US, vol. 6, no. 1, 1 March 1998 (1998-03-01), pages 150-157, XP000739209 ISSN: 1063-8210 figures 5,7 -----	12,13

Information on patent family members

PCT/FR2004/050473

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 5892962 A	06-04-1999	CA 2215598 A1	12-05-1998

RAPPORT DE RECHERCHE INTERNATIONALE

Demande internationale No

PCT/FR2004/050473

A. CLASSEMENT DE L'OBJET DE LA DEMANDE
CIB 7 G06F15/78 G06F15/80

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement)

CIB 7 G06F H03K

Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si réalisable, termes de recherche utilisés)

EPO-Internal

C. DOCUMENTS CONSIDERES COMME PERTINENTS

Catégorie *	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
X	US 5 892 962 A (CLOUTIER ET AL) 6 avril 1999 (1999-04-06) figures 1-3 colonne 2, ligne 55 - ligne 60 colonne 3, ligne 33 - ligne 56 colonne 6, ligne 35 - ligne 44 -----	1
A	ALTERA: "FLEX 8000 Programmable Logic Device Family" 1 juin 1999 (1999-06-01), ALTERA, ALTERA, XP002327467 Extrait de l'Internet: URL: http://web.archive.org/web/20010613050336/http://www.altera.com/literature/ds/dsf8k.pdf tableaux 1,6 figures 1,2,4,9 page 361 - page 363 ----- -/-	1-18



Voir la suite du cadre C pour la fin de la liste des documents



Les documents de familles de brevets sont indiqués en annexe

* Catégories spéciales de documents cités:

- *A* document définissant l'état général de la technique, non considéré comme particulièrement pertinent
- *E* document antérieur, mais publié à la date de dépôt international ou après cette date
- *L* document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)
- *O* document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens
- *P* document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée

T document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention

X document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément

Y document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier

A document qui fait partie de la même famille de brevets

Date à laquelle la recherche internationale a été effectivement achevée

9 mai 2005

Date d'expédition du présent rapport de recherche internationale

08/06/2005

Nom et adresse postale de l'administration chargée de la recherche internationale

Office Européen des Brevets, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax (+31-70) 340-3016

Fonctionnaire autorisé

Bosch Vivancos, P

C.(suite) DOCUMENTS CONSIDERES COMME PERTINENTS

Catégorie	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
A	<p>FUJII T ET AL: "A dynamically reconfigurable logic engine with a multi-context/multi-mode unified-cell architecture"</p> <p>SOLID-STATE CIRCUITS CONFERENCE, 1999. DIGEST OF TECHNICAL PAPERS. ISSCC. 1999 IEEE INTERNATIONAL SAN FRANCISCO, CA, USA 15-17 FEB. 1999, PISCATAWAY, NJ, USA, IEEE, US, 15 février 1999 (1999-02-15), pages 364-365, XP010329783 ISBN: 0-7803-5126-6 le document en entier</p> <p>-----</p>	1-18
A	<p>SASSATELLI G ET AL: "Highly scalable dynamically reconfigurable systolic ring-architecture for DSP applications"</p> <p>PROCEEDINGS DESIGN, AUTOMATION AND TEST IN EUROPE, XX, XX, 4 mars 2002 (2002-03-04), pages 553-558, XP002234644 le document en entier</p> <p>-----</p>	9-11
A	<p>JOHN L K ET AL: "A DYNAMICALLY RECONFIGURABLE INTERCONNECT FOR ARRAY PROCESSORS"</p> <p>IEEE TRANSACTIONS ON VERY LARGE SCALE INTEGRATION (VLSI) SYSTEMS, IEEE INC. NEW YORK, US, vol. 6, no. 1, 1 mars 1998 (1998-03-01), pages 150-157, XP000739209 ISSN: 1063-8210 figures 5,7</p> <p>-----</p>	12,13

RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

Demande internationale No

PCT/FR2004/050473

Document brevet cité au rapport de recherche	Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
US 5892962 A	06-04-1999	CA 2215598 A1	12-05-1998